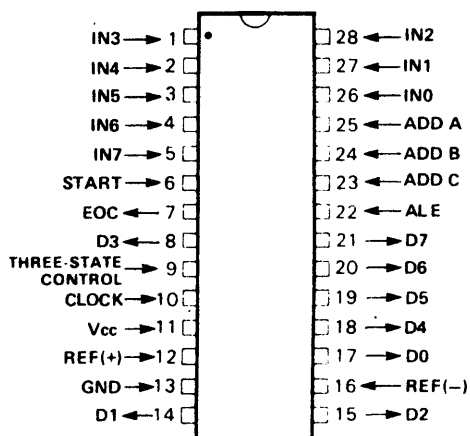


PIN CONNECTIONS



1.ábra: Az MK 50808 A/D konverter lábelrendezése

Az áramkör blokkvázlata a 2.ábrán látható és a főbb egységei a következők:

- a csatornás analóg multiplexer /8 CHANNEL ANALOG MUX/
- Címdekóder /ADDRESS DECODER/
- Komparátor
- Szukcesszív approximációs regiszter /SAR/
- Kapcsoló mátrix /SWITCH ARRAY/
- 256 db-os ellenállásos osztó /256 R RESISTOR LADDER/
- Háromállapotú kimeneti tároló, meghajtó /THREE STATE OUTPUT LATCH/BUFFER/.

Minden kimenet TTL kompatibilis, minden bemeneten felhuzó ellenállás van és szintén TTL kompatibilis, ezen felül valamennyi digitális bemenet és kimenet CMOS kompatibilis. A kimeneti tárolónak háromállapotú kimenete van és alkalmas busz meghajtására is /beállítási idő: 300 ns, ha a 3.állapotból 1 szintbe vált és a terhelés 200 pF/.